This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-101234

(43)Date of publication of application : 26.04.1991

(51)Int.CI.

H01L 21/321

(21)Application number: 01-210308

(71)Applicant: NEC CORP

(22)Date of filing:

14.08.1989

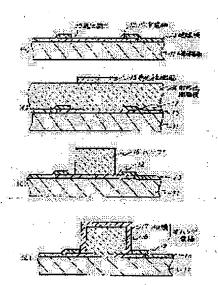
(72)Inventor: KIKKAI AKIRA

(54) MANUFACTURE OF SEMICONDUCTOR DEVICE

(57)Abstract:

PURPOSE: To prevent the crack generation by the heat and the pressure of a semiconductor substrate and an insulating film by forming a bump consisting of a heat-resistant resin film on a pad electrode.

CONSTITUTION: An aluminum layer is formed on a semiconductor substrate 11 where a semiconductor element is formed, and then photosensitive resin is formed on the whole face, and the aluminum layer is etched, leaving only the pad electrode region. After that, the photosensitive resin is removed, and after formation of an insulating film 13 on the whole face, the insulating film 13 is etched using photosensitive resin so as to form an opening above the pad electrode 12. Next, a heat—resistant film 14, which contains a large amount of catalyst of electroless plating, is formed on the whole face of the semiconductor substrate 11, and then photosensitive resin 15 is formed to stick to the topside of the heat—resistant film 14, and the photosensitive resin 15 is removed leaving a bump formation smaller



than the opening 10. Next, with the photosensitive resin 15 as a mask, the heat-resistant film 14 is etched to form a bump 16, and then the photo sensitive resin 15 is removed. Next, the semiconductor substrate 11 is soaked in electroless plating liquid.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑩ 日本国特許庁(JP)

⑩ 特許出願公開

◎ 公 開 特 許 公 報 (A) 平3−101234

®Int.Cl.⁵

識別記号

庁内整理番号

❸公開 平成3年(1991)4月26日

H 01 L 21/321

6940-5F H 01 L 21/92

F

審査請求 未請求 請求項の数 1 (全4頁)

9発明の名称 半導体装置の製造方法

②特 願 平1-210308

20出 願 平1(1989)8月14日

@発明者 吉開明

東京都港区芝5丁目33番1号 日本電気株式会社内

⑪出 願 人 日本電気株式会社 東京都港区芝5丁目7番1号

10代理人 弁理士内原 晋

明細雷

発明の名称

半導体装置の製造方法

特許請求の範囲

発明の詳細な説明

〔産業上の利用分野〕

本発明は半導体装置の製造方法に関し、特にバンプ電極を有する半導体装置の製造方法に関する。

〔従来の技術〕

従来のバンプ電極の形成方法を第3図を用いて 説明する。

次に第3図(b)に示すように、パッド電極 12を含む半導体基板11の全面に、Tí, Cr ・C u 等からなる第1及び第2の金属膜31、3 2を1000Å程度の厚さにスパッタ法により形成し、接 層、バリアメタル層及びメッキ電極とする。続いて第2の金属膜32上に感光性樹脂15を形成し、この感光性樹脂15のパッド電極12上方に、第1の開口10より大きい第2の開口20を形成し、第2の金属膜32を露出させる。

で、次に第3図(c)に示すように、露出した第2の金属膜32上に、電解メッキ法により A u や C u からなるバンプ34を形成する。バンプ34の膜厚は15μm程度あれば十分である。次いで、バンプ34の表面の酸化防止やボンディング時の密着性を良くする目的で第3の金属膜33、例えば A u , P b − S n 等をメッキ法により約5μmの厚さに形成する。

次に第3図(d)に示すように、感光性樹脂を除去後、第2,第1の金属膜32,31をパンプ34をマスクとして順次エッチングしパンプ電極を完成させる。

(課題を解決するための手段)

(実施例)

次に本発明について図面を参照して説明する。 第1図(a)~(d)は本発明の第1の実施例 を説明するための工程順に示した半導体チップの 断面図である。

まず第1回(a)に示すように、半導体素子を 形成した半導体基板11上にアルミニウム層を蒸

(発明が解決しようとする課題)

又、バンアが金属であるため、ボンディング時の熱及び圧力がそのまま半導体基板及び絶縁膜に伝わり、半導体基板及び絶縁膜にクラックを生じ、バンアの密着強度低下や耐湿性の低下による半導体装置の信頼性の低下をも発生させるという欠点があった。

次に第1図(b)に示すように、パッド電極 12を含む半導体基板11全面に無電解メッキ面 触媒、例えばPb。Sn等の粒子を多量に含有し たポリイミド等からなる耐熱性樹脂膜14を約 10μm程度の厚さに形成する。次いで耐熱性樹 脂膜14上全面に感光性樹脂15を付着形成し、 第1の開口10より小さいバンプ形成領域の部分 を残して感光性樹脂15を除去する。

次に第1図(c)に示すように、感光性樹脂

特開平3-101234 (3)

15をマスクとして耐熱性樹脂膜14を選択的に エッチングしてバンア16を形成したのち感光性 樹脂15を除去する.

次に第1図(d)に示すように、バンプ16を 合む半導体基板11を無理解メッキ液に浸漬す る。この時、耐熱性樹脂14表面に存在する触媒 及びパッド電極12が金属であるため、バンブ 16及びパッド電極12表面に金属膜として例え ばAu膜17を選択的に形成できる。これにより 耐熱性樹脂膜14で形成されたパンプ16表面が Au膜17で覆われ、しかもパッド12と電気的 にも接続されたパンプ電極18を有する半導体装 置を形成することができる.

このように第1の実施例によれば、断面形状が **矩形のパンプ電極を精度良く形成できる。またバ** ンプは樹脂で形成され、絶縁膜上にないため、従 来のように、ポンディング時に発生する半導体基 根や絶縁膜のクラックは極めて少いものとなる。

第2団(a),(b)は本発明の第2の実施例 を説明するための半導体チップの断面図である。

必要でなくなり、更にポンディング時の熱と圧力 による半導体基板及び絶縁膜へのクラックの発生 がなくなるという効果がある。従って半導体装置 の信頼性は向上する。

図面の簡単な説明

第1図及び第2図は本発明の第1及び第2の実 施例を説明するための半導体チップの断面図、第 3 図は従来例を説明するための半導体チップの断 面図である。

10…第1の開口、11…半導体基板、12… パッド電極、13…絶縁膜、14…耐熱性樹脂 膜、 1 5 … 感光性樹脂、 1 6 … バシブ、 1 7 … A u 膜、18 ··· バンプ電極、20 ··· 第2の開口、 21…Cu膜、22…Pb-Sn膜、31…第1 の金属膜、32…第2の金属膜、33…第3の金 風膜、34…パンプ。

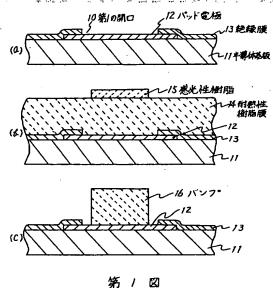
代理人 弁理士 内

まず第2図(a)に示すように、第1の実験例 と同様の操作により、半導体基板11上にパッド 電価12及び絶縁膜13を形成したのち、第1の 開口10を形成する。次いで触媒含有の耐熱性樹 **脂膜からなるバンプ16を形成する。次に無電解** メッキによりパンプ16の表面及びパッド電極 12の表面に第1の金属膜として、例えばCu膜 21を選択的にメッキする。

次に第2図(b)に示すように、第2の金属膜 として、例えばPb-Sn膜22を無電解メッキ 又は溶融Pb-Snに浸渍することにより形成す

このように第2の実施例によれば、Auの代わ りに低融点金属を使用した場合にも耐熱性樹脂膜 とでバンプ電極を形成することが可能となる。 (発明の効果)

以上説明したように本発明は、パッド電極上に 耐熱性樹脂膜からなるパンプを形成することによ り、従来必要であったバンプ密着強度を確保する ため及びパンプメッキ時の電極としての金属膜が



特開平3-101234 (4)

